



## DO WSZYSTKICH WYKONAWCÓW

Uniwersytet Ekonomiczny w Poznaniu informuje, że w postępowaniu o udzielenie zamówienia publicznego o nr **ZP/092/14** na **dostawę i wdrożenie systemu wirtualizacji laboratoriów komputerowych w budynku CEUE Uniwersytetu Ekonomicznego w Poznaniu** prowadzonym w trybie przetargu nieograniczonego wpłynęły pytania, na które Zamawiający niniejszym odpowiada.

### **Pytanie 1**

Zamawiający określa w punkcie 2, aby serwer pamięci masowej posiadał 8 kontrolerów pracujących w trybie Active-Active. Jednocześnie w punkcie 7 definiuje wymaganą wydajność na poziomie 150000 IOPS przy czasach odpowiedzi nie przekraczających 1 ms. Budowa i architektura kontrolerów systemów pamięci masowych różnych producentów jest bardzo różna i dlatego aby osiągnąć określoną wydajność niektóre urządzenia będą potrzebowały aż ośmiu kontrolerów, podczas, gdy innym wystarczy mniejsza ilość. Czy dla zachowania większej konkurencyjności, Zamawiający zgodzi się na obniżenie ilości wymaganych kontrolerów do dwóch, pracujących w trybie Active-Active, przy jednoczesnym założeniu, że oferowany serwer pamięci masowej będzie spełniał podane w punkcie 7 wymagania wydajnościowe?

### **Odpowiedź**

Zamawiający zmienia wymaganie na: "Obsługa do 8 kontrolerów w ramach modelu macierzy. Dostarczone urządzenie powinno być wyposażone w co najmniej 2 kontrolery."

### **Pytanie 2**

W punkcie nr 5, podając sposób połączenia między kontrolerami, Zamawiający bardzo mocno ogranicza ilość urządzeń, które spełniają wymagania. Czy dla zachowania większej konkurencyjności, Zamawiający zgodzi się na dopuszczenie rozwiązań, które posiadają inną architekturę kontrolerów i korzystają z innych protokołów i sposobów połączeń pomiędzy kontrolerami i jednocześnie spełniają wszystkie pozostałe wymagania?

### **Odpowiedź**

Zamawiający nie dopuszcza.

### **Pytanie 3**

W punkcie 10, Zamawiający wymaga aby oferowane urządzenie wyposażone było w 512GB pamięci cache. Sposób oraz efektywność wykorzystania pamięci cache jest inna w różnych urządzeniach, a jej wielkość powinna być dobierana zgodnie z najlepszymi praktykami producenta danego urządzenia, który najlepiej zna jego architekturę. Czy Zamawiający zgodzi się na zaoferowanie urządzenia z sumaryczną ilością pamięci cache równą 256GB, która będzie odpowiednio dobrana w zależności od wymaganej wydajności, pojemności i uruchamianych funkcjonalności?

### **Odpowiedź**

Zamawiający podtrzymuje wymaganie 512GB pamięci cache.



**Pytanie 4**

W punkcie 24 wymagane jest aby jedna półka o wysokości 2U obsługiwała 25 dysków 2.5". Czy Zamawiający dopuści rozwiązania, w których jedna półka 2U obsługiwać będzie 12 lub 24 dyski 2.5"?

**Odpowiedź**

Zamawiający dopuszcza rozwiązanie w którym półka 2U obsługuje 24 dyski.

**Pytanie 5**

W punkcie 28 Zamawiający wymaga, aby urządzenie posiadało funkcję deduplikacji na poziomie blokowym. Czy dopuszczone zostaną rozwiązania, które funkcjonalność deduplikacji oferują na poziomie plików?

**Odpowiedź**

Zamawiający nie dopuszcza.

**Pytanie 6**

W punkcie 32 Zamawiający wymaga, aby urządzenie posiadało możliwość tworzenia do 64 poziomów hierarchii przy tworzeniu kopii z kopii. Jednocześnie wymagana jest obsługa do 64 kopii migawkowych dla pojedynczego wolumenu. Czy Zamawiający może zrezygnować z 64 poziomów hierarchii w przypadku możliwości wykonywania do 1024 kopii dla pojedynczego wolumenu?

**Odpowiedź**

Zamawiający nie dopuszcza.

**Pytanie 7**

W punkcie 12 Zamawiający wymaga, aby istniała możliwość instalowania dysków SSD, SAS i NL-SAS w tej samej półce. Czy Zamawiający dopuści rozwiązania, w których istnieje możliwość instalacji dysków SSD i SAS w tej samej półce?

**Odpowiedź**

Zamawiający nie dopuszcza.

**PROREKTOR**  
**ds. Strategii i Rozwoju**

(dr hab. Cezary Kochalski, prof. nadzw. UEP)